



**INSTITUT TEKNOLOGI TELKOM SURABAYA**  
**FAKULTAS TEKNIK ELEKTRO**  
**PROGRAM STUDI S1-TEKNIK KOMPUTER**

**Kode Dokumen**

**RENCANA PEMBELAJARAN SEMESTER**

<b>MATA KULIAH (MK)</b>	<b>KODE</b>	<b>Rumpun MK</b>	<b>BOBOT (sks)</b>		<b>SEMESTER</b>	<b>Tgl Penyusunan</b>
Praktikum Mikroprosesor dan Sistem Embedded	FEA3021	Sistem Mikroprosesor	T=0	P=1	1	02 Maret 2018
<b>OTORISASI</b>	<b>Pengembang RPS</b>		<b>Koordinator RMK</b>		<b>Ketua PRODI</b>	
	Dwi Edi Setyawan, S.T., M.T		Dwi Edi Setyawan, S.T., M.T		Helmy Widyantara S.Kom, M.Eng	
<b>Capaian Pembelajaran (CP)</b>	<b>CPL-PRODI</b>					
	<p>[KU-08] Mampu melakukan proses evaluasi diri terhadap kelompok kerja yang berada di bawah tanggung jawabnya, dan mampu mengelola pembelajaran secara mandiri</p> <p>[KU-09] Mampu mendokumentasikan, menyimpan, mengamankan, dan menemukan kembali data untuk menjamin kesahihan dan mencegah plagiasi</p>					
<b>Capaian Pembelajaran (CP)</b>	<b>CPMK</b>					
	<ol style="list-style-type: none"> <li>1. Mampu memahami arsitektur komputer, mikroprosesor, mikrokontroler, sistem minimum mikrokontroler, komponen-komponen penyusun dan skema perancangannya [KU-08, KU-09]</li> <li>2. Mampu memahami dan memiliki kemampuan pemrograman dasar mikrokontroler [KU-08, KU-09]</li> <li>3. Memahami &amp; mengaplikasikan beberapa antarmuka mikrokontroler [KU-08, KU-09]</li> </ol>					
<b>Diskripsi Singkat MK</b>	Mahasiswa akan mempelajari tentang prinsip dan mekanisme kerja sistem mikroprosesor, bagaimana mikroprosesor melakukan operasi, penerjemahan kode program, dan eksekusi baris program. Akan dipelajari juga mengenai sinyal kendali dan antarmuka mikroprosesor dengan memori dan sistem I/O dalam pertukaran data. Diberikan juga perbandingan antara prosesor yang digunakan dalam komputer/PC yang berbasis x86 dengan sistem tertanam yang berbasis ARM. Selain itu, diberikan juga materi tentang antarmuka perangkat antara mikroprosesor dengan peripheral pendukung dalam sistem komputer serta bentuk sinyalnya, seperti memori, basic I/O, komunikasi, DMA, dan Interupsi.					
<b>Bahan Kajian / Materi Pembelajaran</b>	<ol style="list-style-type: none"> <li>1. Pengenalan Sistem Mikroprosesor dan Organisasi Memori</li> <li>2. Pemrograman Internal Register</li> <li>3. Programmable Peripheral Interface (PPI 8255)</li> <li>4. Address Decoder</li> </ol>					
<b>Pustaka</b>	<b>Utama :</b>					

	<ol style="list-style-type: none"> <li>1. Barry B. Brey. The Intel Microprocessor: Architecture, Programming, and Interfacing. Prentice Hall. 2009.</li> <li>2. William Stallings. Computer Organization and Architecture: Designing for Performance. Pearson. 2010.</li> <li>3. Douglas V Hall. Microprocessor and Interfacing. Prentice Hall.</li> </ol>					
	<b>Pendukung :</b>					
	1. A K Ray, Bhurchandi. Advance Microprocessors and Peripherals. McGraw-Hill. 2006.					
<b>DosenPengampu</b>	Moch. Iskandar Riansyah, S.ST., M.T.					
<b>Matakuliahsyarat</b>	SistemMikroprosesordan Embedded					
<b>Mg Ke-</b>	<b>Sub-CPMK (Kemampuan akhir tiap tahapan belajar)</b>	<b>IndikatorPenilaian</b>	<b>Kriteria&amp;BentukPenilaian</b>	<b>Bentuk, Metode Pembelajaran, dan Penugasan Mahasiswa [Media &amp; Sumber belajar] [ Estimasi Waktu]</b>	<b>Materi Pembelajaran [Pustaka]</b>	<b>BobotPenilaian (%)</b>
(1)	(2)	(3)	(4)	(5)	(6)	(7)
1,2	Mahasiswa dapat menjelaskan langkah-langkah mikroprosesor dalam menjalankan suatu instruksi [C4,A3]	<ul style="list-style-type: none"> <li>• Ketepatan dalam menjelaskan langkah-langkah menjalankan mikroprosesor</li> <li>• Membuat laporan dengan baik</li> </ul>	Tes tertulis dan laporan	<b>Praktikum Terbimbing</b> [PL: 1×(1×170’)]	Langkah-Langkah Mikroprosesor dalam Menjalankan Suatu Instruksi	<b>20 %</b>
3,4	Mahasiswa dapat menjelaskan Struktur Internal Register pada Mikroprosesor 8088 [C4,A3]	<ul style="list-style-type: none"> <li>• Ketepatan dalam menjelaskan struktur internal mikroprosesor</li> <li>• Ketepatan dalam menggunakan struktur internal mikroprosesor untuk aplikasi</li> <li>• Membuat laporan dengan baik</li> </ul>	Tes tertulis dan laporan	<b>Praktikum Terbimbing</b> [PL: 1×(1×170’)]	Struktur Internal Register pada Mikroprosesor 8088	<b>20%</b>
5,6	Mahasiswa dapat menjelaskan PPI 8255 dan Port-Port [C4,A3]	<ul style="list-style-type: none"> <li>• Ketepatan dalam menjelaskan peripheral input output pada mikroprosesor</li> </ul>	Tes tertulis dan laporan	<b>Praktikum Terbimbing</b> [PL: 1×(1×170’)]	PPI 8255 dan Port-Port	<b>20%</b>

		<ul style="list-style-type: none"> <li>Membuat laporan dengan baik</li> </ul>				
7	Mahasiswa mampu memahami dan menjelaskan Konsep Address Decoder [C4,A3]	<ul style="list-style-type: none"> <li>Ketepatan dalam memahami dan menjelaskan Konsep Address Decoder</li> <li>Membuat laporan dengan baik</li> </ul>	Tes tertulis dan laporan	<b>Praktikum Terbimbing</b> [PL: 1×(1×170’)]	Konsep Address Decoder	<b>10%</b>
8	<b>Evaluasi Tengah Semester / Ujian Tengah Semester</b>					
9	Mahasiswa mampu memahami dan menjelaskan Konsep Address Decoder [C4,A3]	<ul style="list-style-type: none"> <li>Ketepatan dalam memahami dan menjelaskan Konsep Address Decoder</li> <li>Membuat laporan dengan baik</li> </ul>	Tes tertulis dan laporan	<b>Praktikum Terbimbing</b> [PL: 1×(1×170’)]	Konsep Address Decoder	<b>10%</b>
10	<b>Evaluasi Akhir Semester / Ujian Tengah Semester</b>					

**Catatan :**

1. Capaian Pembelajaran Lulusan PRODI (CPL-PRODI) adalah kemampuan yang dimiliki oleh setiap lulusan PRODI yang merupakan internalisasi dari sikap, penguasaan pengetahuan dan ketrampilan sesuai dengan jenjang studinya yang diperoleh melalui proses pembelajaran.
2. CPL yang dibebankan pada mata kuliah adalah beberapa capaian pembelajaran lulusan program studi (CPL-PRODI) yang digunakan untuk pembentukan/pengembangan sebuah mata kuliah yang terdiri dari sikap, ketrampilan umum, ketrampilan khusus dan pengetahuan.
3. CP Mata kuliah (CPMK) adalah kemampuan yang dijabarkan secara spesifik dari CPL yang dibebankan pada mata kuliah, dan bersifat spesifik terhadap bahasan atau materi pembelajaran mata kuliah tersebut.
4. Sub-CP Mata kuliah (Sub-CPMK) adalah kemampuan yang dijabarkan secara spesifik dari CPMK yang dapat diukur atau diamati dan merupakan kemampuan akhir yang direncanakan pada tiap tahap pembelajaran, dan bersifat spesifik terhadap materi pembelajaran mata kuliah tersebut.
5. Kriteria Penilaian adalah patokan yang digunakan sebagai ukuran atau tolok ukur ketercapaian pembelajaran dalam penilaian berdasarkan indikator-indikator yang telah ditetapkan. Kriteria penilaian merupakan pedoman bagi penilai agar penilaian konsisten dan tidak bias. Kriteria dapat berupa kuantitatif ataupun kualitatif.
6. Indikator penilaian kemampuan dalam proses maupun hasil belajar mahasiswa adalah pernyataan spesifik dan terukur yang mengidentifikasi kemampuan atau kinerja hasil belajar mahasiswa yang disertai bukti-bukti.